

## Vak: Digitale Techniek 2

credits: 2

<b>Vakcode</b>	ELVP19GDIG2	<b>Werkvormen</b>	Hoorcollege
<b>Naam</b>	Digitale Techniek 2		Practicum / Training
<b>Studiejaar</b>	2020-2021	<b>Toetsen</b>	Digitale techniek 2 - Schriftelijk, organisatie tentamenbureau
<b>ECTS credits</b>	2		Digitale techniek 2 Labs - Vaardigheidstoets
<b>Taal</b>	Nederlands		
<b>Coördinator</b>	J.J. Dallinga		

### Leeruitkomsten

The student is able to:

- design and build shift registers and counters using standard memory elements;
- design and build state machines with hardware;
- explain the principle of a state machine.

### Inhoud

During this unit the student will learn about Boolean algebra, combinatory logic and state machines. This will enable the student to understand the architecture and internal operation of a CPU and its peripherals.

During the theory lessons a few practical's are performed. (Practical is not graded).

### Opgenomen in opleiding(en)

Elektrotechniek Major Elektronica

Elektrotechniek Major Mechatronica

### School(s)

Instituut voor Engineering

**share your talent. move the world.**

De ECTS onderwijscatalogus van de Hanzehogeschool Groningen wordt met de grootst mogelijke zorg samengesteld. Het is echter mogelijk dat de inhoud van de catalogus -en de daarin vervatte informatie- verouderd, incompleet of onjuist is. Aan de inhoud van de catalogus kunnen dan ook geen rechten worden ontleend.